





**Esercizi di sintesi di reti sequenziali**  
Prof. Daniele Gorla




**Esercizio 1:**  
**addizionatore sequenziale**

Sintetizzare un addizionatore sequenziale per numeri naturali. Si utilizzi il tipo di FF che rende il circuito più semplice possibile.



**Esercizio 2:**  
**riconoscitore di sequenze**

Progettare una rete che riceve in ingresso una sequenza di bit e restituisce in output "1" ogni volta che riconosce le sequenze "101" e "110", anche con sovrapposizioni. Si utilizzino FF di tipo D.



**Esercizio 3:**  
**sostitutore di sequenze**

Si realizzi un circuito che legge stringhe sull'alfabeto  $\{a,b,c\}$  e che sostituisce ogni occorrenza della sottostringa "ab" con "ac". Si utilizzino FF di tipo T.