

Esercizio 1. Siano dati i seguenti numeri naturali rappresentati in base 2: 11011 e 1001.

a) Si convertano i due numeri in base 4 (1 punto):

Essendo $4 = 2^2$, basta raggruppare i bit in gruppi da 2 (partendo dal meno significativo) e convertire le stringhe binarie così ottenute in base 4. Pertanto

$$11011_{(2)} = 1 \ 10 \ 11 = \mathbf{123}_{(4)}$$

$$1001_{(2)} = 10 \ 01 = \mathbf{21}_{(4)}$$

b) Si sommino in base 4 i due numeri così ottenuti (2 punti):

Procedimento:

	123
	21
	210

Risultato: $\mathbf{210}_{(4)}$

c) Si converta il numero così ottenuto in base 10, lo si divida (in base 10) per 5 e se ne converta in base 2 il risultato ottenuto, usando una rappresentazione in virgola mobile normalizzata con 1 bit di segno, 8 bit di mantissa e 4 bit di esponente (3 punti):

Procedimento:

$$210_{(4)} = 2 \cdot 4^2 + 1 \cdot 4^1 + 0 \cdot 4^0 = 32 + 4 = 36_{(10)}$$

$$36 : 5 = 7,2$$

Converto 7 in base 2.

$$7 : 2 = 3 \text{ (resto 1)}$$

$$3 : 2 = 1 \text{ (resto 1)}$$

$$1 : 2 = 0 \text{ (resto 1)}$$

$$\text{Pertanto, } 7_{(10)} = 111_{(2)}$$

Siccome mi serviranno 8 bit di precisione per la mantissa e già con la conversione della parte intera ne uso 3, farò la conversione di 0,2 in base 2 considerando al più 5 cifre dopo la virgola.

Operazione	Parte Intera	Parte Decimale
$2 \times 0,2 = 0,4$	0	0,4
$2 \times 0,4 = 0,8$	0	0,8
$2 \times 0,8 = 1,6$	1	0,6
$2 \times 0,6 = 1,2$	1	0,2
$2 \times 0,2 = 0,4$	0	0,4

$$\text{Quindi } 7,2_{(10)} = 111,0011_{(2)} \approx 111,00110_{(2)}$$

Normalizzando si ottiene $\langle \mathbf{0}, 11100110, 0011} \rangle$

Esercizio 2. Si consideri la seguente stringa binaria: 1101.

a) Se ne calcoli il bit di parità pari (1 punto): Risposta: $\mathbf{1}$

b) Si scriva la stringa come una matrice 2x2 e se ne calcolino i bit di parità pari longitudinale e trasversale (1 punto):

1	1	0
0	1	1
1	0	

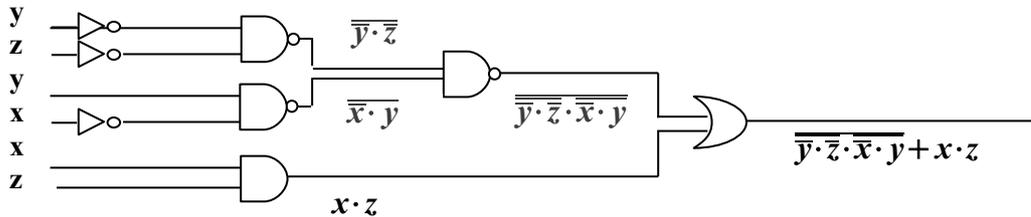
c) Si scriva la parola di codice di Hamming associata alla stringa di bit data (2 punti):

Procedimento:

La parola sarà XX1X101, il primo bit controlla la parità dei bit 1, 3, 5, 7, il secondo quella dei bit 2, 3, 6, 7, il quarto quella dei bit 4, 5, 6, 7.

Risultato: **1010101**

Esercizio 3. Si consideri il seguente circuito combinatorio:



a) Si scriva sul disegno, in corrispondenza di ogni linea di uscita di ogni porta, l'espressione booleana calcolata dalla porta (1 punto)

b) Si semplifichi l'espressione booleana associata all'uscita del circuito usando assiomi e regole derivate dell'algebra di Boole (si specifichi quali assiomi/regole si stanno usando) (3 punti)

Procedimento:

$$\begin{aligned} \overline{\overline{y} \cdot \overline{z} \cdot \overline{x} \cdot y} + x \cdot z &= && \text{si applica De Morgan} \\ = \overline{\overline{y} \cdot \overline{z} + \overline{x} \cdot y} + x \cdot z &= && \text{si applica la proprietà distributiva} \end{aligned}$$

c) Si scrivano l'espressione duale e complementare dell'espressione ottenuta (2 punti)

Espressione duale: $(\overline{y} + \overline{z}) \cdot (y + \overline{x}) \cdot (x + z)$

Espressione complementare: $(y + z) \cdot (\overline{y} + x) \cdot (\overline{x} + \overline{z})$

d) Si stenda la tavola di verità e si scriva la forma canonica POS (2 punti)

x	y	z	f(x, y, z)
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

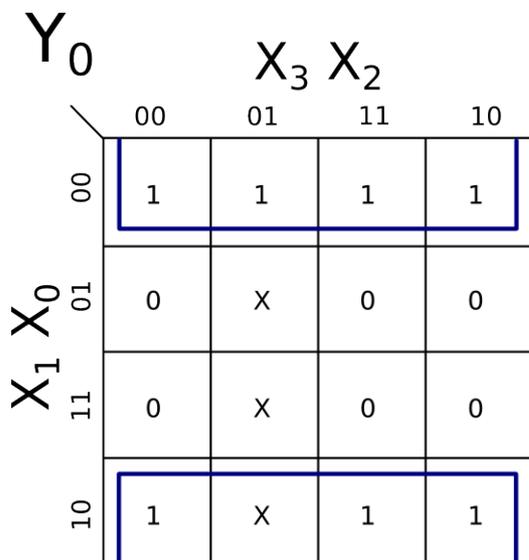
Forma canonica POS: $(x + y + \overline{z}) \cdot (\overline{x} + \overline{y} + z)$

Esercizio 4. Si vuole realizzare un circuito combinatorio che realizza la funzione $y = x + 3$, con x un intero nella rappresentazione in complemento a 2 in $[-8, 7]$ e y espresso nella rappresentazione in complemento a 2 con 4 bit. Si considerino "don't care" i casi in cui la y non è rappresentabile.

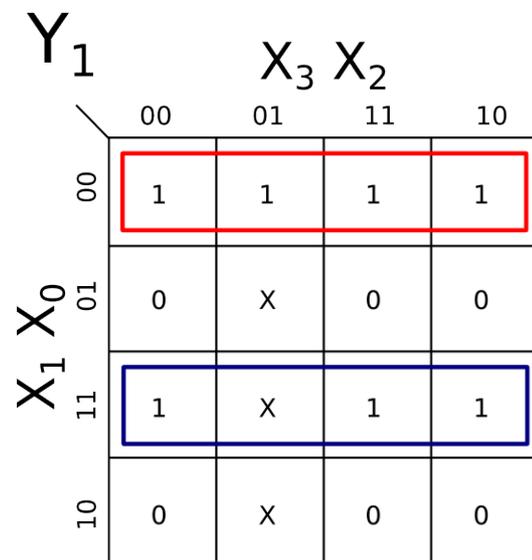
a) Si scriva la tavola di verità della funzione (2 punti)

X_3	X_2	X_1	X_0	Y_3	Y_2	Y_1	Y_0
0	0	0	0	0	0	1	1
0	0	0	1	0	1	0	0
0	0	1	0	0	1	0	1
0	0	1	1	0	1	1	0
0	1	0	0	0	1	1	1
0	1	0	1	X	X	X	X
0	1	1	0	X	X	X	X
0	1	1	1	X	X	X	X
1	0	0	0	1	0	1	1
1	0	0	1	1	1	0	0
1	0	1	0	1	1	0	1
1	0	1	1	1	1	1	0
1	1	0	0	1	1	1	1
1	1	0	1	0	0	0	0
1	1	1	0	0	0	0	1
1	1	1	1	0	0	1	0

b) Si calcoli la forma normale SOP minimale per i 2 bit meno significativi della funzione (3 punti)



$$Y_0 = \bar{X}_0$$

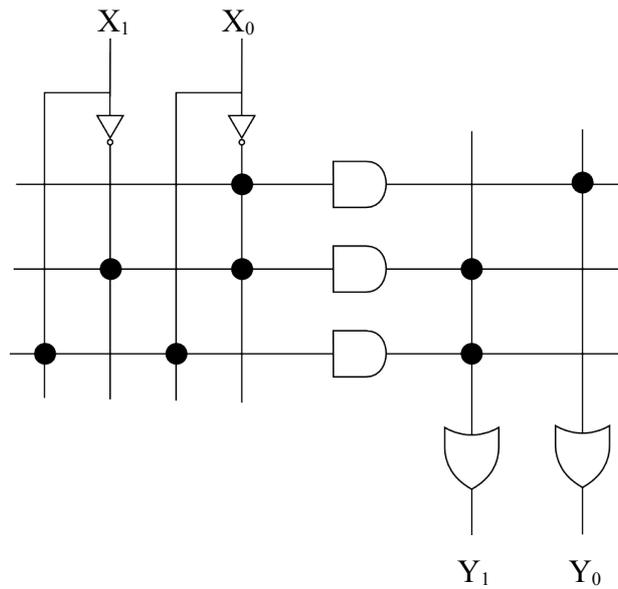


$$Y_1 = \bar{X}_0 \bar{X}_1 + X_0 X_1$$

c) Si realizzino tramite PLA le espressioni ottenute al punto (b) (2 punti)

(N.B.: è necessario visualizzare la matrice di AND e di OR)

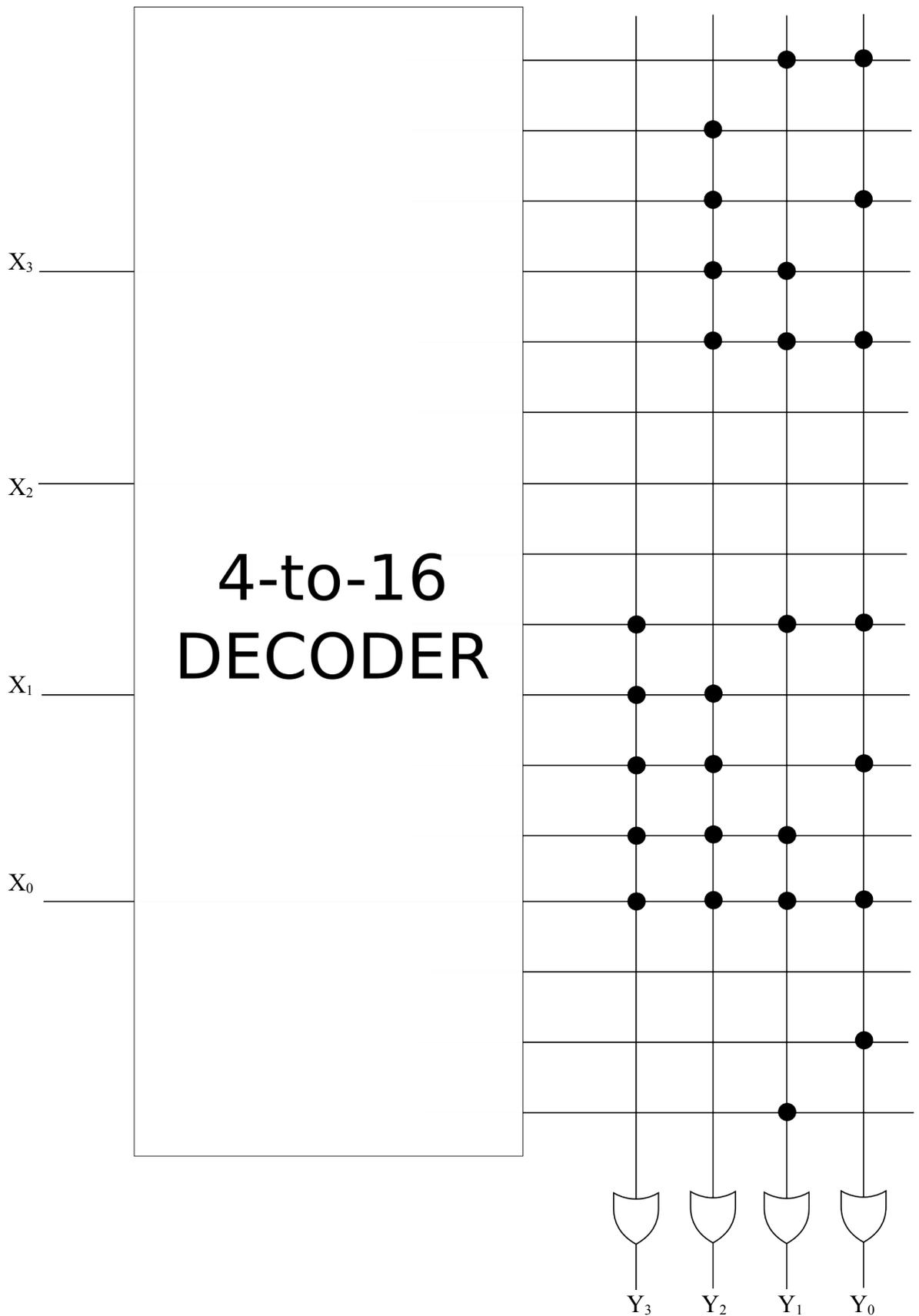
Y_0 e Y_1 dipendono solo da X_0 e X_1 , quindi possiamo utilizzare una PLA con due soli input.



d) Si scriva la forma canonica disgiuntiva (SOP) per il bit più significativo della funzione (2 punti)

Risultato: $Y_1 = X_3 \cdot \overline{X_2} \cdot \overline{X_1} \cdot \overline{X_0} + X_3 \cdot \overline{X_2} \cdot \overline{X_1} \cdot X_0 + X_3 \cdot \overline{X_2} \cdot X_1 \cdot \overline{X_0} + X_3 \cdot \overline{X_2} \cdot X_1 \cdot X_0 + X_3 \cdot X_2 \cdot \overline{X_1} \cdot \overline{X_0}$

e) Si realizzi tramite ROM (con decodificatore) la y (2 punti)



f) Si realizzi tramite un MULTIPLEXER 8-a-1 il bit meno significativo della funzione (3 punti)

Possiamo utilizzare un multiplexer 8-a-1 collegando ai 3 ingressi di controllo X_0 , X_1 e X_2 . I canali di input del multiplexer sono fissati e corrispondono ai valori di Y_0 nella seconda metà della tabella di verità descritta in (a), che sono uguali a quelli della prima metà a parte i “don't care”: **10101010**. Pertanto, in questo caso, la variabile X_3 non viene usata per nulla.